

WSFR48CNAT-16-A.3 – REPONSES MODULE A TACHE 3

Cette page est à rendre complétée par le compétiteur. Les consignes de remplissage de ce questionnaire sont détaillées dans la tâche 3 du sujet du module A.

Identification du compétiteur	
Nom	
Prénom	
Région	

N°	Question	Réponse
A.3.Q01	Paramètres k_n de l'équation de sortie (Valeurs exactes)	$k_0 =$
		$k_1 =$
		$k_2 =$
		$k_3 =$
		$k_4 =$
A.3.Q02	Résolution du convertisseur R/2R à cinq entrées (valeur exacte)	$q_5 =$
A.3.Q03	Tensions minimale U_{s_min} et maximale U_{s_max} délivrables en sortie U_s du convertisseur. (Valeurs exactes)	$U_{s_min} =$
		$U_{s_max} =$
A.3.Q04	Résolution du convertisseur R/2R à huit entrées (valeur exacte)	$q_8 =$
A.3.Q05	Quelle valeur la mémoire doit-elle écrire sur la sortie S pour obtenir 3.34 V ? (Valeur décimale ou hexadécimale)	$S =$
A.3.Q06	Tension U_s si $S = 0x34$ (Valeur à 10^{-4} près)	$U_s =$
A.3.Q07	Tension U_s si $S = 0xFF$ (Valeur à 10^{-4} près)	$U_s =$
A.3.Q08	Tension U_s si $E = 0x2B$ (Valeur à 10^{-4} près)	$U_s =$
A.3.Q09	Adresse E permettant d'obtenir un signal de sortie $U_s \approx 2.051$ V (hexa)	$E =$
A.3.Q10	Adresses E_{bas} et E_{haut} permettent respectivement de configurer un état bas du signal utile au plus proche de 1 V, et un état haut au plus proche de 5 V (hexadécimal)	$E_{bas} =$
		$E_{haut} =$